

PATENT ABSTRACTS OF JAPAN

(11)Publication number : 08-046469

(43)Date of publication of application : 16.02.1996

(51)Int.Cl.

H03H 7/01
H01F 27/00
H01G 4/40
H01P 1/20

(21)Application number : 06-197283

(71)Applicant : TOKO INC

(22)Date of filing : 30.07.1994

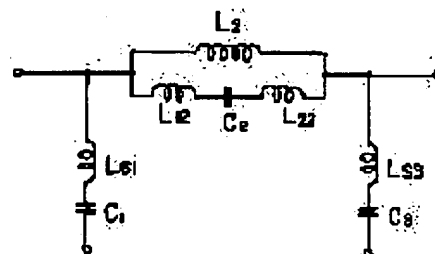
(72)Inventor : NAKAJIMA NOBORU
KOMIYAMA SHIGERU
MURAMATSU NOBUAKI
SAKAKURA MITSUO

(54) LAMINATED LC LOW-PASS FILTER

(57)Abstract:

PURPOSE: To obtain a laminated LC low-pass filter which is small-sized and is possible to be used in a frequency range exceeding 1GHz.

CONSTITUTION: Within the laminated body of an insulator, an inductor L2 by a linear or bent conductor pattern and a capacitor C2 by the opposed conductor pattern are formed, and these are connected in parallel. At the input/output ends of the circuit where these are connected in parallel, two conductor patterns are arranged opposed to the conductor pattern of earth potential and two capacitors C1 and C2 are formed. The conductor pattern to be connected with earth potential is connected with a terminal for ground and other conductor patterns are connected with input/output terminals. An inductance is formed by the conductor pattern between a capacitor electrode and the terminals and the guaranteed attenuation amount except a passing band is adjusted by the adjustment of this inductance.



LEGAL STATUS

[Date of request for examination]

20.12.1996

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the

BEST AVAILABLE COPY

(11)特許出願公開番号

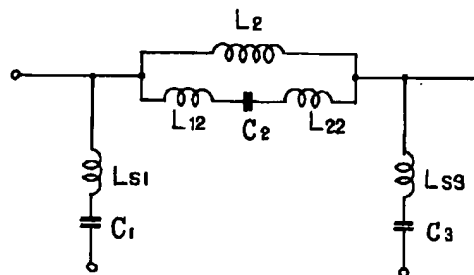
(43)公開日 平成8年(1996)2月16日

(21)出願番号	特願平6-197283	(71)出願人	000003089 東光株式会社 東京都大田区東雪谷2丁目1番17号
(22)出願日	平成6年(1994)7月30日	(72)発明者	中島 昇 埼玉県比企郡玉川村大字玉川字日野原828 番地 東光株式会社玉川工場内
		(72)発明者	小宮山 繁 埼玉県比企郡玉川村大字玉川字日野原828 番地 東光株式会社玉川工場内
		(72)発明者	村松 宣明 埼玉県比企郡玉川村大字玉川字日野原828 番地 東光株式会社玉川工場内
		(74)代理人	弁理士 大田 優

最終頁に続く

(57) 【要約】

【構成】 絶縁体の積層体内に、直線または折り曲げられた導体パターンによるインダクタと、対向する導体パターンでコンデンサを形成し、これらを並列に接続する。この並列に接続された回路の入出力端に、アース電位の導体パターンに対向して二つの導体パターンを配置し、二つのコンデンサを形成する。アース電位に接続される導体パターンは接地用端子に、その他の導体パターンは入出力端子に接続される。コンデンサ電極と端子との間の導体パターンによってインダクタンスを形成し、このインダクタンスの調整によって通過帯域外の保証減衰量を調整する。



【特許請求の範囲】

【請求項1】 絶縁体層間に形成されたインダクタと、絶縁体層を介して対向してインダクタと並列に接続された第一のコンデンサと、この並列回路の両端に一方が接続されて他方が接地された二つの第二のコンデンサとを具えた積層LCローパスフィルタにおいて、第一のコンデンサの両端に直列に導体パターンによるインダクタを具えたことを特徴とする積層LCローパスフィルタ。

【請求項2】 インダクタを構成する導体パターンの幅をコンデンサを構成する部分の幅よりも広くした請求項1記載の積層LCローパスフィルタ。

【請求項3】 絶縁体層間に形成されたインダクタと、絶縁体層を介して対向してインダクタと並列に接続された第一のコンデンサと、この並列回路の両端に一方が接続されて他方が接地された二つの第二のコンデンサとを具えた積層LCローパスフィルタにおいて、第二のコンデンサと直列に導体パターンによるインダクタを具えたことを特徴とする積層LCローパスフィルタ。

【請求項4】 インダクタを構成する導体パターンの幅をコンデンサを構成する部分の幅よりも広くした請求項3記載の積層LCローパスフィルタ。

【請求項5】 絶縁体層間に形成されたインダクタと、絶縁体層を介して対向してインダクタと並列に接続された第一のコンデンサと、この並列回路の両端に一方が接続されて他方が接地された二つの第二のコンデンサとを具えた積層LCローパスフィルタにおいて、第一のコンデンサの両端に直列にインダクタを具え、かつ、第二のコンデンサと直列に導体パターンによるインダクタを具えたことを特徴とする積層LCローパスフィルタ。

【請求項6】 インダクタを構成する導体パターンの幅をコンデンサを構成する部分の幅よりも広くした請求項5記載の積層LCローパスフィルタ。

【発明の詳細な説明】

【0001】

【産業上の利用分野】本発明は、GHz帯通信機等のアンテナ入力段のローパスフィルタ等に適した積層LCローパスフィルタに関するものである。

【0002】

【従来の技術】通信機等において実用化される周波数帯域も高周波の領域に移行しており、GHz帯での通信に適した回路や回路素子の要求が高まっている。フィルタ、トラップ等として利用されるLCフィルタの分野でも高周波化とともに小型化に対応する素子の要求が高まっている。

【0003】このような要求に対して各種のLCフィルタが提案されており、GHz帯で使用可能なものも製品化されている。しかし、これまでのものでは、4.5mm×3.2mmのサイズまでしか実現されていない。この分野においては、3.2mm×1.6mmあるいはそれ以下のサイズの要求も高まっている。

【0004】

【発明が解決しようとする課題】本発明は、移動体通信等の高周波帯域の小電力用の素子として利用可能で、きわめて小型で特性の調整が可能な積層LCフィルタを提供するものである。

【0005】また、集中定数回路の回路構成により、回路定数の設定も容易で、設計も容易な積層LCローパスフィルタを提供するものである。

【0006】

【課題を解決するための手段】本発明は、積層体内に単層のインダクタ用導体パターンを形成し、これと一体にコンデンサ用導体パターンを形成するとともに、これらの導体パターンにインダクタを付加してこれを調整することによって、上記の課題を解決するものである。

【0007】すなわち、絶縁体層間に形成されたインダクタと、絶縁体層を介して対向してインダクタと並列に接続された第一のコンデンサと、この並列回路の両端に一方が接続されて他方が接地された二つの第二のコンデンサとを具えた積層LCローパスフィルタにおいて、第一のコンデンサの両端に直列に導体パターンによるインダクタを具えるか、第二のコンデンサと直列に導体パターンによるインダクタを具えるか、あるいは双方を具えるかしたことに特徴を有するものである。

【0008】

【作用】LC並列回路の入出力端とアース電位との間に容量が形成され、ローパスフィルタ構成となる。素子のインダクタンス、容量値の設定によって特性を任意に選択することができるとともに、付加されたインダクタンス値によって減衰量を任意に選択できるようにしたものである。

【0009】

【実施例】以下、図面を参照して、本発明の実施例について説明する。まず、本発明の適用される積層LCローパスフィルタの基本構造について説明する。

【0010】図1は、本発明の実施例を示す分解斜視図である。誘電率が5程度の非磁性体の絶縁体材料をシート積層によって積層するように示してあるが、印刷法によって導体パターンと絶縁体とを交互に積層してもよい。絶縁体11aはインダクタの保護層となり、絶縁体11b上にインダクタ用導体パターン12が形成される。このインダクタ用導体パターン12はこの例のようにつづら折れである必要はなく、インダクタンス値が小さくて済む場合には直線の導体パターンでもよい。

【0011】絶縁体11cと絶縁体11dには、インダクタと並列の容量を構成するコンデンサ用の導体パターン13a、13bがそれぞれ形成される。この間隔、対向面積および絶縁体の誘電率によって容量が決定される。この導体パターン13a、13bはこの例では対向しない端子引き出し部分を幅広に形成してインダクタンスを小さくしてある。また、絶縁体11eには、コンデンサ用の導体パタ

3

ーン14a、14bがそれぞれ形成されており、絶縁体11fの導体パターン15とそれぞれ対向して容量を形成する。このコンデンサ用の導体パターン14a、14bも対向する部分よりも端子引き出し部分を幅広に形成してある。導体パターン15は、他の導体パターンとは異なる方向に向けて端面に引き出される。

【0012】図1に示した絶縁体が積層され、端子電極を形成したのが、図2に示す積層LCローパスフィルタである。積層体16には、一対の入出力端子17と接地端子18が形成されている。図1で示したインダクタ用の導体パターン12、コンデンサ用の導体パターン13a、13bとコンデンサ用の導体パターン14a、14bが入出力端子17に接続され、導体パターン15が接地端子18に接続される。なお、インダクタ用導体パターン12の上にも接地する導体パターンを形成すると、シールド構造となり、周囲の電磁界の影響を受けにくくなる。

【0013】図3は、上記の構造による積層LCローパスフィルタの等価回路図を示す。インダクタ用の導体パターンのインダクタンス L_2 と入出力端子に接続されたコンデンサ用導体パターン間で得られる容量 C_2 とでLC並列回路が構成され、入出力端子に接続された二つのコンデンサ用導体パターンと接地電極に接続された導体パターン間の容量 C_1 、 C_3 が接地されて、ローパスフィルタを構成する。

【0014】図4は本発明による積層LCローパスフィルタの等価回路図で、図3に示した C_2 の両端にインダクタ L_{12} と L_{22} を付加するとともに、 C_1 、 C_3 とそれぞれ直列にインダクタ L_{s1} 、 L_{s3} を付加したものである。これらのインダクタは、コンデンサの対向する容量形成部の導体パターンと端子を接続する導体パターンによって形成することができる。

4

【0015】上記のような、コンデンサに直列に付加されたインダクタのインダクタンスの調整によって、通過帯域外の減衰量を調整することができる。通常、 L_{12} 、 L_{22} は小さい方が望ましく、前記のように導体パターンの幅を広くしてインダクタンスを小さくする。その幅は長さを調整することによってインダクタンスの調整も可能となり、特性の調整もできる。

【0016】

【発明の効果】本発明によれば、移動体通信等のアンテナ入力段等に有用なLCローパスフィルタが小型で実現できる。積層一体構造であるので、安定した特性が得られる。

【0017】また、構成する回路素子の特性を選択することによって、所望の減衰特性のLCローパスフィルタを得ることが容易となる。

【図面の簡単な説明】

【図1】 本発明を適用する積層LCローパスフィルタの分解斜視図

【図2】 本発明を適用する積層LCローパスフィルタの斜視図

【図3】 本発明を適用する積層LCローパスフィルタの等価回路図

【図4】 本発明による積層LCローパスフィルタの等価回路図

【符号の説明】

11：絶縁体

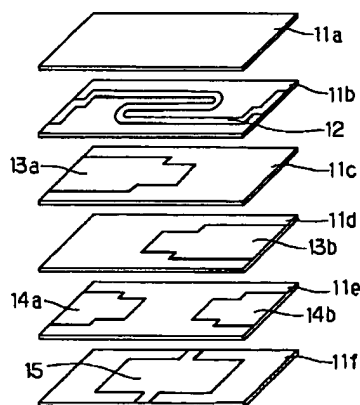
12：（インダクタ用）導体パターン

13：（コンデンサ用）導体パターン

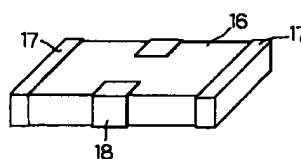
14：（コンデンサ用）導体パターン

15：（接地）導体パターン

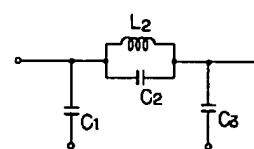
【図1】



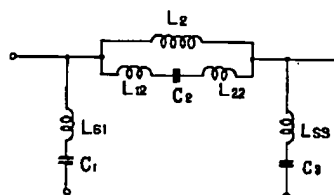
【図2】



【図3】



【図4】



(4)

特開平 8 - 4 6 4 6 9

フロントページの続き

(51) Int. Cl. ⁶	識別記号	庁内整理番号	F I	技術表示箇所
H 0 1 P 1/20		Z		

(72) 発明者 坂倉 光男
埼玉県比企郡玉川村大字玉川字日野原828
番地 東光株式会社玉川工場内

* NOTICES *

JPO and NCIP are not responsible for any damages caused by the use of this translation.

1. This document has been translated by computer. So the translation may not reflect the original precisely.
2. **** shows the word which can not be translated.
3. In the drawings, any words are not translated.

DETAILED DESCRIPTION

[Detailed Description of the Invention]

[0001]

[Industrial Application] This invention relates to the laminating LC low pass filter suitable for the low pass filter of antenna input stages, such as a GHz band transmitter, etc.

[0002]

[Description of the Prior Art] The frequency band put in practical use in a transmitter etc. has also shifted to the field of a RF, and the demand of a circuit or a circuit element suitable for a communication link with a GHz band is increasing. The demand of the component corresponding to [field / of the LC filter used as a filter, a trap, etc.] a miniaturization in RF-izing is increasing.

[0003] Various kinds of LC filters are proposed to such a demand, and the usable thing is also produced commercially with the GHz band. However, in the old thing, it realizes only to the size of 4.5mmx 3.2mm. Also in this field, the demand of the size not more than 3.2mmx 1.6mm or it is also increasing.

[0004]

[Problem(s) to be Solved by the Invention] This invention is available as a component for the small power of high frequency bands, such as mobile communications, is very small, and offers the laminating LC filter which can adjust a property.

[0005] Moreover, by the circuitry of a lumped constant circuit, a setup of a circuit constant is also easy and a design also offers an easy laminating LC low pass filter.

[0006]

[Means for Solving the Problem] This invention solves the above-mentioned technical problem by adding an inductor to these conductor patterns and adjusting this while it forms the conductor pattern for inductors of a monolayer in a layered product and forms the conductor pattern for capacitors in this and one.

[0007] Namely, the inductor formed between insulator layers and the first capacitor which countered through the insulator layer and was connected to an inductor and juxtaposition, In the laminating LC low pass filter equipped with the second two capacitor by which one side was connected to the both ends of this parallel circuit, and another side was grounded It has the description to have carried out whether a serial is equipped with the inductor by the conductor pattern to the both ends of the first capacitor, or the second capacitor and a serial are equipped with the inductor by the conductor pattern, or it would have both sides.

[0008]

[Function] Capacity is formed between the I/O edge of LC parallel circuit, and ground potential, and it becomes a low pass filter configuration. While being able to choose a property as arbitration by setup of the inductance of a component, and capacity value, it enables it to choose the magnitude of attenuation as arbitration with the added inductance value.

[0009]

[Example] Hereafter, the example of this invention is explained with reference to a drawing. First, the basic structure of a laminating LC low pass filter where this invention is applied is explained.

[0010] Drawing 1 is the decomposition perspective view showing the example of this invention. Although it has indicated that a dielectric constant carries out the laminating of the insulator ingredient of the non-magnetic material which is about five by the sheet lamination, the laminating of a conductor pattern and the insulator may be carried out by turns by print processes. Insulator 11a becomes the protective layer of an inductor, and the conductor pattern 12 for inductors is formed on insulator 11b. This conductor pattern 12 for inductors does not need to be a ** face crease like this example, and when an inductance value is small and ends, a linear conductor pattern is sufficient as it.

[0011] The conductor patterns 13a and 13b for capacitors which constitute the capacity of an inductor and juxtaposition are formed in insulator 11c and 11d of insulators, respectively. Capacity is determined by the dielectric

constant of this spacing, an opposed face product, and an insulator. In this example, these conductor patterns 13a and 13b form broadly the terminal drawer part which does not counter, and have made the inductance small. Moreover, it is formed, respectively, and the conductor patterns 14a and 14b for capacitors counter insulator 11e with the conductor pattern 15 which is 11f of insulators, respectively, and form capacity in it. The terminal drawer part is broadly formed rather than the part which the conductor patterns 14a and 14b for these capacitors also counter. A conductor pattern 15 is pulled out by the end face towards a different direction from other conductor patterns.

[0012] That the laminating of the insulator shown in drawing 1 was carried out, and it formed the terminal electrode is the laminating LC low pass filter shown in drawing 2. The input/output terminal 17 and earth terminal 18 of a pair are formed in the layered product 16. The conductor pattern 12 for inductors shown by drawing 1, and the conductor patterns 13a and 13b for capacitors and the conductor patterns 14a and 14b for capacitors are connected to an input/output terminal 17, and a conductor pattern 15 is connected to an earth terminal 18. In addition, if the conductor pattern grounded also on the conductor pattern 12 for inductors is formed, it will become shielding structure and will be hard coming to win popularity the effect of surrounding electromagnetic field.

[0013] Drawing 3 shows the representative circuit schematic of the laminating LC low pass filter by the above-mentioned structure. Inductance L2 of the conductor pattern for inductors Capacity C2 obtained between the conductor patterns for capacitors connected to the input/output terminal The capacity C1 between two conductor patterns for capacitors which LC parallel circuit was constituted and were connected to the input/output terminal, and the conductor pattern connected to the earth electrode, and C3 It is grounded and a low pass filter is constituted.

[0014] Drawing 4 is C2 which is the representative circuit schematic of the laminating LC low pass filter by this invention, and was shown in drawing 3. While adding inductors L12 and L22 to both ends, they are C1 and C3. Inductors LS1 and LS3 are added to a serial, respectively. These inductors can be formed with the conductor pattern of the capacity formation section which a capacitor counters, and the conductor pattern which connects a terminal.

[0015] Adjustment of the inductance of the inductor added to the serial can adjust the magnitude of attenuation outside a passband to the above capacitors. Usually, the smaller one of L12 and L22 is desirable, and they make width of face of a conductor pattern large as mentioned above, and make an inductance small. By adjusting die length, adjustment of an inductance also becomes possible and that also of adjustment of a property is possible. [of the width of face]

[0016]

[Effect of the Invention] According to this invention, it is realizable for antenna input stages, such as mobile communications, etc. by useful LC low pass filter being small. Since it is laminating integral construction, the stable property is acquired.

[0017] Moreover, it becomes easy to obtain LC low pass filter of a desired damping property by choosing the property of the circuit element to constitute.

[Translation done.]

**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☐ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.